

con. JP 10-189877

[19]中华人民共和国专利局

[51]Int.Cl⁶

H01L 27/04



[12] 发明专利申请公开说明书

[21] 申请号 97118410.0

[43]公开日 1998 年 7 月 1 日

[11] 公开号 CN 1186344A

[22]申请日 97.9.4

[30]优先权

[32]96.12.26[33]JP[31]347664 / 96 ✓

[71]申请人 三菱电机株式会社

地址 日本东京都

[72]发明人 安田宪一 瀬户川润 大石司

[74]专利代理机构 中国专利代理(香港)有限公司

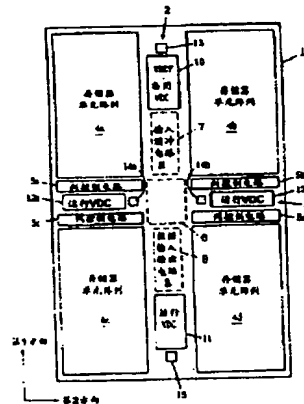
代理人 杨 凯 叶恺东

权利要求书 3 页 说明书 26.0 页 附图页数 9 页

[54]发明名称 半导体装置

[57]摘要

提供具有高效率地配置的内部电源电路的半导体装置。在半导体芯片(1)的半导体装置形成区域(10)中配置基准电压发生电路和备用降压电路,配置包含邻接于实际消耗电流的电路区、在运行周期时工作的运行降压电路的区域(12a、12b、11)。与将备用降压电路和运行降压电路都配置在各电流消耗电路附近的结构相比,可以抑制面积的增加,可以高效率地配置内部电源电路。



(BJ)第 1456 号